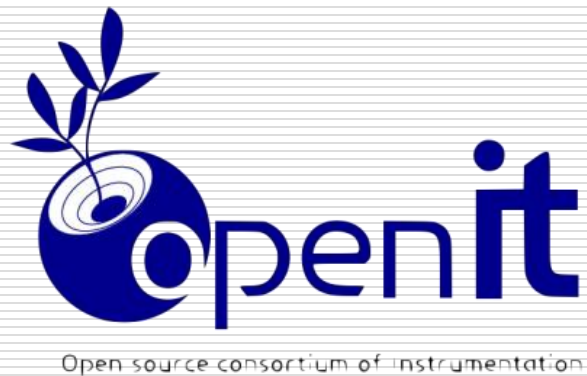


Open-It FPGAトレーニングコース(入門編)

5. 設計演習(順序回路)



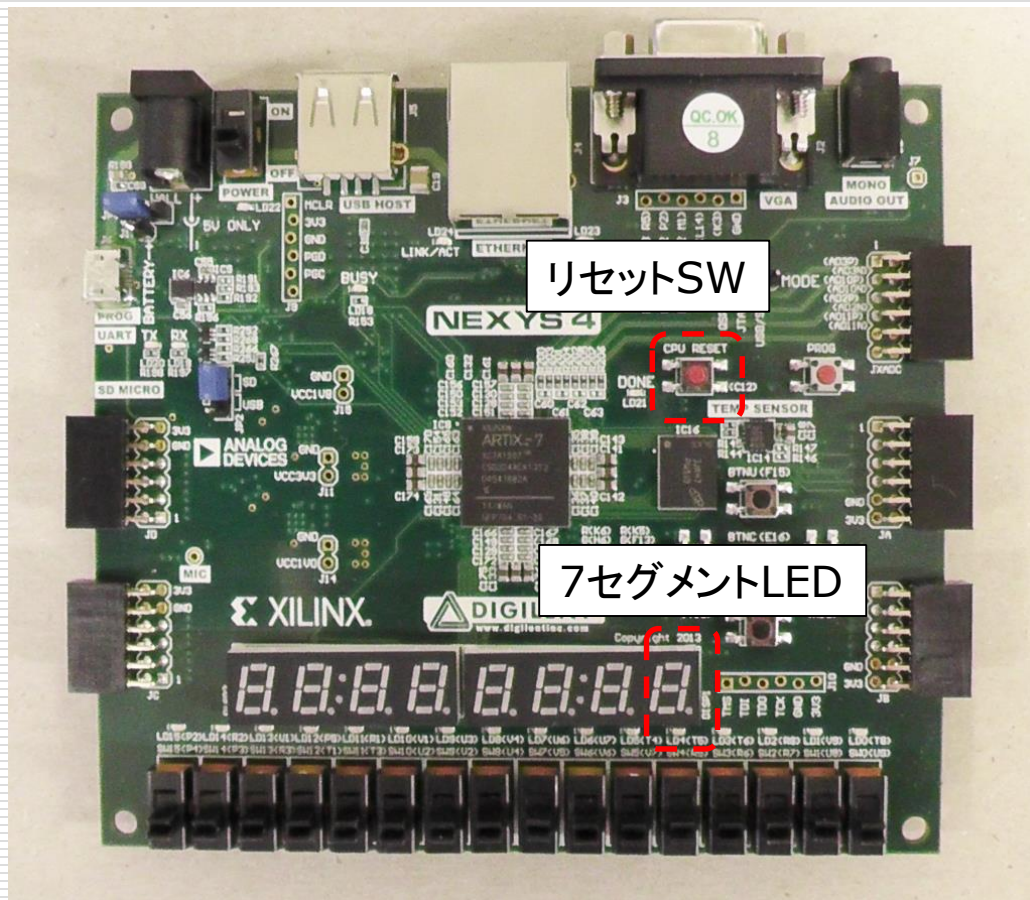
第3.0版

2015年7月31日

内容

- 課題回路を設計
- Vivadoプロジェクト作成
- ソースコード入力
- シミュレーションにより動作確認
- FPGAに書き込んで動作確認

課題 (Lab S1) の内容



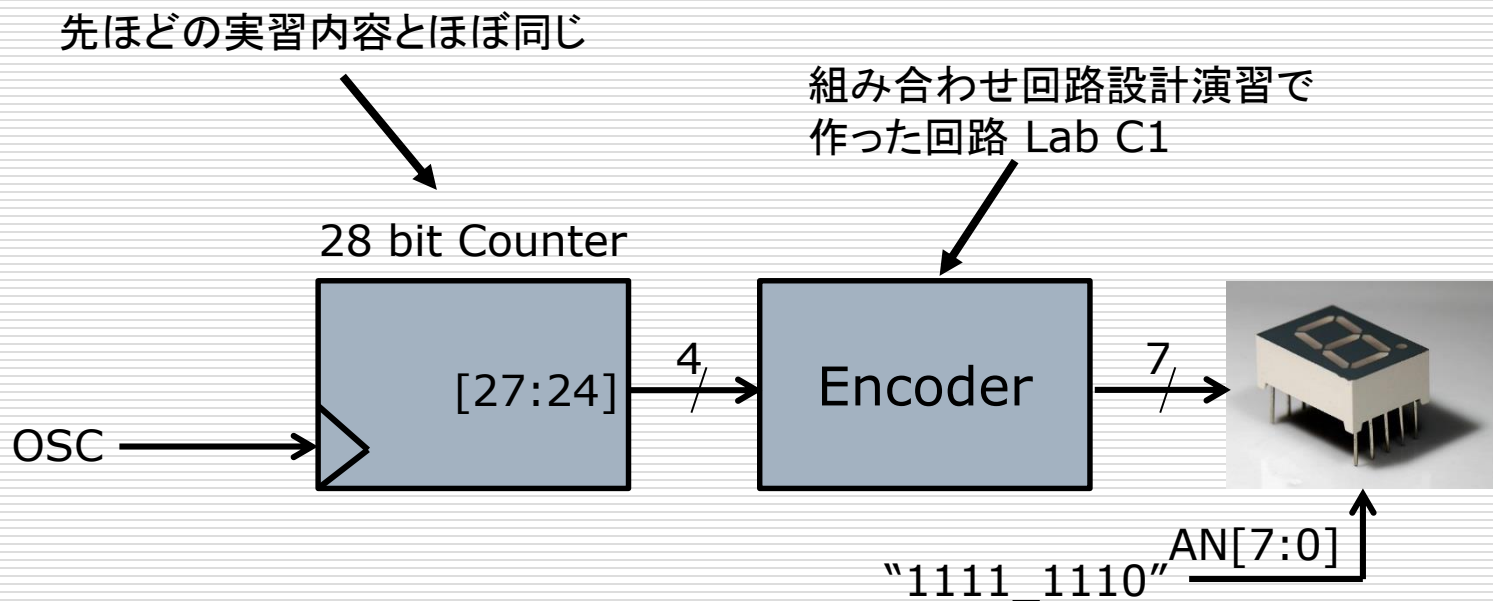
100MHzで動作する
カウンターを実装する

上位の桁を7セグLED
で表示



自動で数字が
0-Fまで変化する！！

設計する回路



履歴

- 2015/7/31 第3.0版 課題内容全面変更 内田智久(Esys, KEK/総研大)